

## Multilayer Chip Varistor Array 叠层片式压敏电阻排

### FEATURES 特点

- Low inductance and fast response  
低的漏电感和极短响应时间
- 4lines in one chip 4回路结构
- Crosstalk between adjacent circuits are minimized  
回路间无串扰



### APPLICATIONS 应用

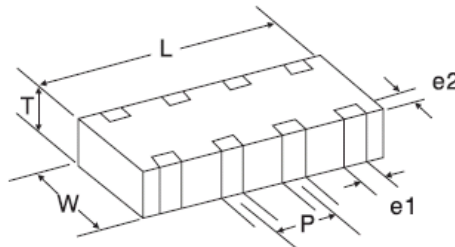
- ESD protection 防静电保护
- ECU protection 电子控制单元保护
- I/O protection 输入/输出保护
- LCD displace 液晶显示技术

### Product Identification 产品标识

ZA      21      G4      180      C151      M      I      -      LF  
①          ②          ③          ④          ⑤          ⑥          ⑦          -          ⑧

- ① Series name 系列名称
- ② Dimension 产品尺寸 LxW: 【21=2.0mmx1.25mm】
- ③ Built-in circuit number 4: 4 回路
- ④ Working Voltage 工作电压: 【180=18V】
- ⑤ Capacitance 电容值: 【C151=150pf】
- ⑥ Tolerance of Capacitance 电容公差: 【K: ±10% M: ±20% N: ±30%】
- ⑦ Packing Style 包装方式: 【T: Taping 编带盘装 B: Bulk 散装】
- ⑧ Lead free products 无铅产品

### Shapes And Dimensions 外形及尺寸示意图



Type 型号	Dimensions (mm) [inch]					
	L长	W宽	T高	P	E1	E2
21 [0805]	2.00±0.20 [0.079±0.008]	1.25±0.20 [0.049±0.008]	0.85±0.20 [0.033±0.008]	0.40±0.10 [0.016±0.004]	0.25±0.10 [0.01±0.004]	0.20±0.15 [0.008±0.006]

## Multilayer Chip Varistor Array 叠层片式压敏电阻排

### Electrical Characteristics 电气性能

#### ZA 21 (0805) Series

Part No.	Max Working Voltage <50 $\mu$ A	Varistor voltage@1mA DC	Max Clamping Voltage 8/20 us	Rated Single Pulse Transient		Typical Capacitance @0.5Vrms 1MHz
				Energy 10/1000 us	Peak Current 8/20us	
Symbol	V <sub>WM</sub> (V)	V <sub>S</sub> (V)	V <sub>C</sub> (V)	E <sub>T</sub> (J)	I <sub>P</sub> (A)	C (PF)
ZA21G45R0C330	5.0	9.0~13.0	18	0.05	20	33
ZA21G45R0C101	5.0	9.0~13.0	18	0.05	20	100
ZA21G49R0C500	9.0	13.0~16.0	20	0.05	20	50
ZA21G49R0C101	9.0	13.0~16.0	20	0.05	20	100
ZA21G4140C101	14.0	16.0~20.3	30	0.05	20	100
ZA21G4140C161	14.0	16.0~20.3	30	0.05	20	160
ZA21G4180C400	18.0	22.0~28.0	40	0.05	20	40
ZA21G4180C900	18.0	22.0~28.0	40	0.10	30	90